

(12) DEMANDE DE BREVET EUROPEEN

(43) Date de publication:
25.08.1999 Bulletin 1999/34

(51) Int Cl.6: G06F 13/42

(21) Numéro de dépôt: 99400345.7

(22) Date de dépôt: 12.02.1999

(84) Etats contractants désignés:
AT BE CH CY DE DK ES FI FR GB GR IE IT LI LU
MC NL PT SE
Etats d'extension désignés:
AL LT LV MK RO SI

(72) Inventeur: Nihouarn, Gilbert
29180 Guengat (FR)

(74) Mandataire: Loisel, Bertrand
Cabinet Plasseraud,
84, rue d'Amsterdam
75440 Paris Cédex 09 (FR)

(30) Priorité: 16.02.1998 FR 9801831

(71) Demandeur: Matra Nortel Communications
29100 Quimper (FR)

(54) Procédé de transfert de données en série, et interface de bus série synchrone mettant en oeuvre un tel procédé

(57) Le bus série synchrone (13) entre une unité principale (10) et une unité périphérique (12) comprend une ligne de données (BDA) et une ligne d'horloge (BCL). Des impulsions d'activation présentées par l'unité principale (10) sur la ligne de données alors qu'elle maintient la ligne d'horloge à un niveau logique donné caractérisent des cycles de transfert sur le bus (13). L'unité principale (10) peut ainsi effectuer des cycles

d'écriture ou de lecture dans des registres d'une interface (16) de l'unité périphérique (12). Un mode de transfert direct, dans lequel l'impulsion d'activation est transmise au début du cycle sans spécifier d'adresse, est prévu pour permettre à l'unité principale (10) d'accéder rapidement à un ou plusieurs emplacements déterminés préalablement. Les lignes de données et d'horloge (BDA,BCL) du bus (13) peuvent être partagées avec celles d'un autre bus synchrone (11).

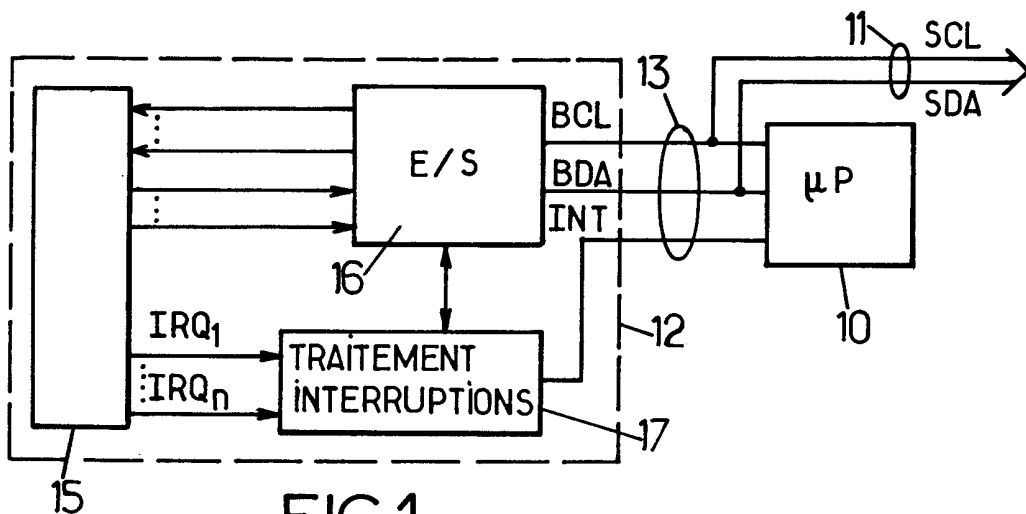


FIG.1.